

Title	非同期通信に基づく並列処理言語の表示的意味記述について(計算アルゴリズムと計算量の基礎理論)
Author(s)	那須, 隆; 大山口, 通夫
Citation	数理解析研究所講究録 (1989), 695: 263-272
Issue Date	1989-06
URL	http://hdl.handle.net/2433/101382
Right	
Type	Departmental Bulletin Paper
Textversion	publisher

非同期通信に基づく並列処理言語の表示的意味記述について

三重大学工学部 那須 隆 (Takashi Nasu)

三重大学工学部 大山口 通夫 (Michio Oyamaguchi)

1. はじめに

非決定的選択の機能を持つ並列処理言語の意味記述においては通信の時間的前後関係をなんらかの方法で表すことの必要性が、Brock, Ackerman^[2]によって指摘された。しかし、時間をあまり陽に表して実現系の詳細に触れることは好ましくない。そこで、筆者らは実用的な並列処理言語に対する簡潔で抽象度の高い意味記述を与えることを目的として、比較的単純な言語を設計し、この言語に対する表示的な意味記述を考察した。本稿では、この言語と通信の時間的前後関係の記述を必要最小限に制限した表示的意味記述の概要について報告する。

2. 言語仕様

意味記述を考察した言語は、非同期通信、プロセス並列呼び出し、および非決定的選択の機能を持っている。この言語は、Broyらが[3]で与えた言語に動的なプロセス生成やローカル変数の宣言等の新しい機能を加え、実用的な言語に近いものにした。枠組みとしては、[1]に非決定的選択を加えたものに近い。図1にこの言語の構文をBNFを用いて示す。

```

<ﾌﾟﾛｸﾞﾗﾑ> ::= program <id><parm>;<ﾌﾟﾛセス宣言>; ... ;<ﾌﾞﾛｯｸ>.
<ﾌﾟﾛセス宣言> ::= process <id><parm>;<ﾌﾞﾛｯｸ> endprocess
<ﾌﾞﾛｯｸ> ::= var <parmlist>;begin <文>; ... end
<parm> ::= () | ( <parmlist> )
<parmlist> ::= <id>, ... :<型> | <id>, ... :<型>;<parmlist>
<文> ::= ε | begin <文>;... end | <var-id> := <式>
      | if <式> then <文> | if <式> then <文1> else <文2>
      | while <式> do <文> | repeat <文> until <式>
      | <inpch-id>?<var-id> (* チャンネルからの入力 *)
      | <outch-id>!<式> (* チャンネルへの出力 *)
      | chan <inpch-id> <- <outch-id>:<文> (* チャンネル結合 *)
      | <process-id><parm> (* プロセス呼び出し *)
      | <文1> // <文2> // ... (* 並列実行 *)
      | <文1> [] <文2> [] ... (* 非決定的選択 *)

```

図1. 構文の概略

プログラムは、プロセス宣言の列と初期プロセスを表すブロックからなる。プロセス宣言は仮引き数の宣言とブロックからなり、ブロックはローカル変数宣言と文の連なりからなる。文には、通常のプログラミング言語と同様な複文、代入文、条件文(if文)、繰り返し文(while文,repeat文)の他にチャンネル(通信路)を用いた通信に関するもの、プロセス呼び出し(生成)文、並列実行文、ならびに非決定的選択文がある。

通信には入力用と出力用のチャンネル変数を用意し、その結合を指定することで通信路が確保される。この結合されたチャンネル変数をプロセスに引き数として渡すことで、プロセス間の通信が可能になる。この通信は非同期で、通信路は無限バッファを仮定している。

プロセス呼び出し文によって、プロセスの実体は動的に生成され、その実行がなされる。プロセスが他のプロセスを生成するとき、生成したプロセスの終了まで待たされる。しかし並列実行文と組み合わせることで、同時に複数のプロセスを生成、実行することが可能である。

3. 形式的意味

Brock-Ackermanの問題点とは、入出力の時間的關係を陽に記述しないならば、同じ入出力關係を持つプログラムでも、出力を入力にフィードバックをかけると異なる動作をする場合があり、プログラムの意味を単なる入出力關係で定義するのは不十分であることを示したことである。

本稿で提案する意味記述は、チャネル通信での入力待ち状態になったときには、その場所を記憶しておき、次に他のプロセスなどからのチャネルへの出力を得たとき、その待ち状態の場所以降を実行するように定義している。これを表示的意味論の手法で記述するために、入力待ちの発生の有無や場所の記憶を意味領域の中で定義するとともに、これらを扱ういくつかの補助関数(述語)を導入した。この入力待ちとなった場所を記憶し、実行を制御するような意味記述を与えることによって通信の時間的前後關係をあまり抽象性を失うことなく記述できた。この意味記述に用いた領域(意味領域)を図2、意味関数を図3に与える。

ローカル環境 $\rho \in \text{Lenv} = [\text{id} \rightarrow \text{Loc}]$

状態 $\sigma \in \text{State} = [\text{Location} \rightarrow \text{Value}]$

グローバル環境 $\mathcal{G} \in \text{Genv} = [\text{id} \rightarrow \text{Proc_func}]$

*1

$\text{Proc_func} = \bigcup_{m \geq 0} [\text{Location}^m \rightarrow (\text{Lenv} \times \text{State}) \rightarrow \mathcal{P}(\text{Lenv} \times \text{State})]$

プログラムの意味関数 $\text{Prg} \in [\text{プログラム} \rightarrow \text{Genv} \rightarrow (\text{Lenv} \times \text{State}) \rightarrow \mathcal{P}(\text{Lenv} \times \text{State})]$

プロセス宣言の意味関数 $\text{Dp} \in [\text{プロセス宣言} \rightarrow \text{Genv} \rightarrow \text{Genv}]$

ブロックの意味関数 $\text{Bl} \in [\text{ブロック} \rightarrow \text{Genv} \rightarrow (\text{Lenv} \times \text{State}) \rightarrow \mathcal{P}(\text{Lenv} \times \text{State})]$

変数宣言の意味関数 $\text{B} \in [\text{変数宣言} \rightarrow (\text{Lenv} \times \text{State}) \rightarrow (\text{Lenv} \times \text{State})]$

文の意味関数 $\text{C}, \text{Cc} \in [\text{文} \rightarrow \text{Genv} \rightarrow (\text{Lenv} \times \text{State}) \rightarrow \mathcal{P}(\text{Lenv} \times \text{State})]$

式の評価関数 $\mathcal{E} \in [\text{式} \rightarrow \text{Lenv} \rightarrow \text{State} \rightarrow \text{Value}]$

(*1 $\mathcal{P}(\text{Lenv} \times \text{State})$ はローカル環境と状態の対のべき集合⁽⁴⁾)

図2. 意味領域

3.1. 意味領域

ローカル環境(Lenv)は変数名からその記憶場所(Location)を与え、状態(State)はロケーションからその内容である値を与える連続関数とする。グローバル環境はプロセス名からそのプロセスの関数(Proc_func)を与える連続関数とする。プロセスの意味関数 Proc_func は、引き数のロケーションをあたえたときに、ローカル環境と状態の対からそのべき集合 $\mathcal{P}(\text{Lenv} \times \text{State})$ への連続関数とする。これは非決定的選択のため得られる複数の結果を集合で表すためである。このべき集合は、[4]の Power-domainと同様な集合とする。

文の意味関数は、文とグローバル環境が与えられたときに、ローカル環境と状態の対からそのべき集合への関数とする。ブロックやプログラムの意味関数も同様である。プロセス宣言の意味関数は、プログラムに書かれたプロセス宣言の列に従っ

て、プロセスの名前とその意味関数の対応をグローバル環境に埋め込む。

3.2.意味関数

図3において、 $\sigma.l_0$ (すなわち $\sigma(l_0)$) は、状態 σ のときに使用されていない記憶場所の集合を表すとしており、これを用いてローカル変数の記憶領域を一元的に管理している。

チャネル通信においてチャネルが空っぽで入力待ちとなったときには、その場所を記憶しておく。このため、チャネル入力文やプロセス呼び出し文には、あらかじめ一意のラベルが割り当てられていると仮定する。これらの文において入力待ちとなったとき、このラベルを入力チャネル変数、もしくはプロセス変数のフィールド `waitloc` に格納して、その場所を記憶させる。また、 $\sigma.wait$ は状態 σ のときにそれまでの実行において入力待ちが発生したことを表すと定義している。

また次のような補助関数を定義している。

- a) $LABEL(S)$ は、文 S 中に存在するすべてのラベルからなる集合を与える。
- b) $SKIP_{\rho}(\sigma, LABEL(S))$ は、文 S 中において待ち状態がないことを示す述語である。
- c) $Var(S)$ は、文 S で用いられている変数すべてを表わす。
- d) ロケーションを扱う関数として、ロケーションを取り出す関数 `getloc`、使用されたロケーションを取り除く関数 `removeloc`、ロケーションの集合を n 分割する関数 $partition_n$ を用いている。

4. おわりに

本稿で提案した並列処理言語に対する表示的意味記述は、高い抽象的レベルにおいて意味を与えることができた。また本稿で扱った言語は、並列処理言語の基本的機能である並列動作，プロセス間通信，非決定的選択ならびにプロセスとローカル変数の宣言を含んでいるので、データの型や制御構造を追加することによって実用的な言語に容易に拡張することができる。

参考文献

- [1] G.Kahn D.B.MacQueen: "Coroutines and network of parallel processes",
IFIP 77 (1977) pp.993-998
- [2] J.D.Brock W.B.Ackerman: "Scenarios: A Model of Nondeterminate
Computation", LNCS 107 (1981) pp.252-259
- [3] M.Broy C.Lengauer: "On Denotational versus Predicative Semantics",
technical report of UNIVERSITÄT PASSAU Aug.1987
- [4] G.D.Plotkin: "A Power Domain Construction",
SIAM J.Compt. Sept.(1976) pp.452-487

プログラムの意味関数 \mathcal{Prg} ($\Delta_1; \dots; \Delta_m$ はプロセス宣言の列, Θ はブロックとする)

$$\mathcal{Prg}[\text{program } \Delta_1; \dots; \Delta_m; \Theta .]_g(\rho, \sigma) = BI[\Theta](\mathcal{Dp}[\Delta_1; \dots; \Delta_m]_g)(\rho, \sigma)$$

プロセス宣言の意味関数 \mathcal{Dp} ($\Delta_i = \text{process } P_i(a_i); \Theta_i \text{ endprocess}$ ($1 \leq i \leq m$) とする)

$$\mathcal{Dp}[\Delta_1; \dots; \Delta_m]_g = g[\gamma_1/P_1, \dots, \gamma_m/P_m]$$

$$(\gamma_1, \dots, \gamma_m) = \text{fix}(\lambda(\gamma_1, \dots, \gamma_m) : (\lambda(\rho_1, \sigma_1) : \lambda\mu_1 : BI[\Theta_1]_g, (\rho_1[\mu_1/a_1], \sigma_1)),$$

$$\vdots$$

$$(\lambda(\rho_m, \sigma_m) : \lambda\mu_m : BI[\Theta_m]_g, (\rho_m[\mu_m/a_m], \sigma_m)))$$

$$\text{ただし } g' = g[\gamma_1/P_1, \dots, \gamma_m/P_m]$$

ブロックの意味関数 BI (δ は **parmlist**, Γ は文の列とする)

$$BI[\text{var } \delta; \Gamma]_g = (\lambda(\rho, \sigma) : Cc[\Gamma]_g(\rho', \sigma'))$$

$$\text{ただし } (\rho', \sigma') = (\text{IF } \sigma.\text{wait} = \text{false} \text{ THEN } B[\text{var } \delta](\rho, \sigma) \text{ ELSE } (\rho, \sigma))$$

変数宣言の意味関数 B (δ_1, δ_2 は **parmlist**, τ は型とする)

$$B[\text{var } \delta_1; \delta_2] = (\lambda(\rho, \sigma) : B[\text{var } \delta_2](B[\text{var } \delta_1](\rho, \sigma)))$$

$$B[\text{var } x_1, \dots, x_n : \tau] = (\lambda(\rho, \sigma) : B[\text{var } x_2, \dots, x_n : \tau](B[\text{var } x_1 : \tau](\rho, \sigma)))$$

$$B[\text{var } x : \tau](\rho, \sigma) = (\lambda l_x : (\rho[l_x/x], \sigma[\text{removeloc}(\sigma.l_0, l_x)/l_0, \perp/l_x]))(\text{getloc}(\sigma.l_0))$$

(この τ はプロセス名, **inpch**, **outch** 以外の型)

$$B[\text{var } c : \text{inpch}](\rho, \sigma) = (\lambda(l_d, l_w, l_l, l_e) : (\rho[l_d/c, l_w/c.\text{wait}, l_l/c.\text{waitloc}, l_e/c.\text{connect}],$$

$$\sigma[\text{removeloc}(\sigma.l_0, (l_d + l_w + l_l + l_e))/l_0,$$

$$\epsilon/l_d, \text{false}/l_w, \epsilon/l_l, \text{false}/l_e]))$$

$$(\text{getloc}^4(\sigma.l_0))$$

$$B[\text{var } d : \text{outch}](\rho, \sigma) = (\lambda l_d : (\rho[l_d/d], \sigma[\text{removeloc}(\sigma.l_0, l_d)/l_0, \epsilon/l_d]))(\text{getloc}(\sigma.l_0))$$

$$B[\text{var } p : \tau_p](\rho, \sigma) = (\lambda(l_d, l_w, l_l, l_e) : (\rho[l_d/p, l_w/p.\text{wait}, l_l/p.\text{waitloc}, l_e/p.\text{env}],$$

$$\sigma[\text{removeloc}(\sigma.l_0, (l_d + l_w + l_l + l_e))/l_0,$$

$$\tau_p/l_d, \text{false}/l_w, \epsilon/l_l, \perp/l_e]))$$

$$(\text{getloc}^4(\sigma.l_0))$$

(τ_p はプロセス名)

図 3. 意味関数 (その 1)

文の意味関数 C_c, C (S は文, E は式, L_i はラベルを表わすとする)

$$C_c[S]_g = (\lambda(\rho, \sigma) : \text{IF } \sigma.\text{wait} = \text{false} \vee \neg \text{SKIP}_\rho(\sigma, \text{LABEL}(S)) \\ \text{THEN } C[S]_g(\rho, \sigma) \text{ ELSE } \{ (\rho, \sigma) \})$$

$$\text{SKIP}_\rho(\sigma, Lset) = \neg(\exists c \in \text{ICI} \cup \text{PSI} : \sigma.\rho.c.\text{wait} = \text{true} \wedge \sigma.\rho.c.\text{waitloc} \in Lset)$$

(ただし ICI, PSI は入力チャネル変数, プロセス変数の名前の集合,

$\text{SKIP}_\rho(\sigma, \text{LABEL}(S))$ が真 = 文 S 中には待ち状態が無い)

空文

$$C[\text{begin end}]_g = (\lambda(\rho, \sigma) : \{ (\rho, \sigma) \})$$

複文

$$C[\text{begin } S_1; S_2; \dots S_n \text{ end}]_g = C_c[S_1]_g \circ C[\text{begin } S_2; \dots S_n \text{ end}]_g \quad (\circ \text{ は関数合成})$$

$$p \circ q = (\lambda(\rho, \sigma) : \{ (\rho'', \sigma'') \mid \exists (\rho', \sigma') \in p(\rho, \sigma), (\rho'', \sigma'') \in q(\rho', \sigma') \})$$

$$p, q, p \circ q \in [(\text{Lenv} \times \text{State}) \rightarrow \mathcal{P}(\text{Lenv} \times \text{State})]$$

条件文

$$C[\text{if } E \text{ then } S_1 \text{ else } S_2]_g = (\lambda(\rho, \sigma) : \text{IF } (\sigma.\text{wait} = \text{false} \wedge \mathcal{E}[E]_\rho.\sigma = \text{true}) \\ \vee \neg \text{SKIP}_\rho(\sigma, \text{LABEL}(S_1)) \text{ THEN } C[S_1]_g(\rho, \sigma) \\ \text{ELSE } C[S_2]_g(\rho, \sigma))$$

代入文

$$C[x := E]_g = (\lambda(\rho, \sigma) : \{ (\rho, \sigma[\mathcal{E}[E]_\rho.\sigma / \rho.x]) \})$$

チャネル入力文

$$C[L_i : c? x]_g = (\lambda(\rho, \sigma) : \text{IF } \sigma.\rho.c = \epsilon \text{ THEN } \{ (\rho, \sigma[\text{true}/\text{wait}, \text{true}/\rho.c.\text{wait}, \\ L_i / \rho.c.\text{waitloc}]) \} \\ \text{ELSE } \{ (\rho, \sigma[\text{false}/\text{wait}, \text{false}/\rho.c.\text{wait}, \\ \text{first}(\sigma.\rho.c) / \rho.x, \text{rest}(\sigma.\rho.c) / \rho.c]) \})$$

チャネル出力文

$$C[d! E]_g = (\lambda(\rho, \sigma) : \{ (\rho, \sigma[\text{append}(\sigma.\rho.d, \mathcal{E}[E]_\rho.\sigma) / \rho.d]) \})$$

図 3. 意味関数 (その 2)

チャンネル結合文

$$\begin{aligned}
 \mathcal{C}[\text{chan } c \leftarrow d : S]_g &= \text{fix}(\lambda F : (\lambda(\rho_1, \sigma_1) : \mathcal{C}[S]_g(\rho_1, \sigma_1[\text{true}/\rho_1.c.\text{connect}])) \circ \\
 &\quad (\lambda(\rho_2, \sigma_2) : \text{IF } (\sigma'_2.\text{wait} = \text{false} \vee \text{Isconnect}(\rho_2, \sigma'_2)) \\
 &\quad \text{THEN } \{ (\rho_2, \sigma'_2) \} \text{ ELSE } F(\rho_2, \sigma'_2))) \\
 &\quad \text{where } \sigma'_2 = \sigma_2[\text{append}(\sigma_2.\rho_2.c, \sigma_2.\rho_2.d)/\rho_2.c, \text{false}/\rho_2.c.\text{connect}, \epsilon/\rho_2.d] \\
 \text{Isconnect}(\rho, \sigma) &= (\exists c \in \text{ICI} : \sigma.\rho.c.\text{connect} = \text{true})
 \end{aligned}$$

並列実行文

$$\begin{aligned}
 \mathcal{C}[S_1 \parallel S_2]_g &= (\lambda(\rho, \sigma) : \{ (\rho, \sigma[\sigma_1.\rho.\text{Var}(S_1)/\rho.\text{Var}(S_1), \sigma_2.\rho.\text{Var}(S_2)/\rho.\text{Var}(S_2), \\
 &\quad (w_1 \wedge \sigma_1.\text{wait}) \vee (w_2 \wedge \sigma_2.\text{wait})/\text{wait}, (\sigma_1.l_0 + \sigma_2.l_0)/l_0] \\
 &\quad | (\rho_i, \sigma_i) \in \mathcal{C}[S_i]_g(\rho, \sigma[l_i/l_0]), i = 1, 2 \\
 &\quad \text{partition}_2(\sigma, l_0) = (l_1, l_2) \})
 \end{aligned}$$

ただし $w_i = \neg \text{SKIP}_\rho(\sigma, \text{LABEL}(S_i))$, $(i = 1, 2)$

非決定的選択文

$$\begin{aligned}
 \mathcal{C}[S_1 \sqcup S_2]_g &= (\lambda(\rho, \sigma) : \text{IF } \sigma.\text{wait} = \text{true} \\
 &\quad \text{THEN } (\text{IF } \neg \text{SKIP}_\rho(\sigma, \text{LABEL}(S_1)) \text{ THEN } \mathcal{C}[S_1]_g(\rho, \sigma) \\
 &\quad \text{ELSE } \mathcal{C}[S_2]_g(\rho, \sigma)) \\
 &\quad \text{ELSE } \mathcal{C}[S_1]_g(\rho, \sigma) \cup \mathcal{C}[S_2]_g(\rho, \sigma))
 \end{aligned}$$

繰り返し文

$$\begin{aligned}
 \mathcal{C}[\text{while } E \text{ do } S]_g &= \text{fix}(\lambda F : (\lambda(\rho, \sigma) : \text{IF } (\sigma.\text{wait} = \text{false} \wedge \mathcal{E}[E]_\rho.\sigma = \text{false}) \\
 &\quad \text{THEN } \{ (\rho, \sigma) \} \\
 &\quad \text{ELSE } (\mathcal{C}[S]_g \circ \\
 &\quad (\lambda(\rho_1, \sigma_1) : \text{IF } \sigma_1.\text{wait} = \text{true} \\
 &\quad \text{THEN } \{ (\rho_1, \sigma_1) \} \\
 &\quad \text{ELSE } F(\rho_1, \sigma_1))) \\
 &\quad (\rho, \sigma)))
 \end{aligned}$$

図 3. 意味関数 (その 3)

プロセス呼び出し文

$\mathcal{C}[L_i : p(a)]_g$

$= (\lambda(\rho, \sigma) :$

IF $\sigma.wait = false$

THEN

$\{(\rho, \sigma_1'') \mid \exists(\rho_1', \sigma_1') \in g(\sigma.p.p)) . (\rho, \sigma) . (\rho.a),$

$\sigma_1'' = (\text{IF } \sigma_1'.wait = false$

THEN $\sigma[\sigma_1'.p.a/\rho.a]$

ELSE $\sigma_1'[true/\rho.p.wait, L_i/\rho.p.waitloc, \rho_1'/\rho.p.env] \}$

ELSE

$\{(\rho, \sigma_2'') \mid \exists(\rho_2', \sigma_2') \in (g(\sigma.p.p))(\sigma.p.p.env, \sigma) . (\rho.a),$

$\sigma_2'' = (\text{IF } \sigma_2'.wait = false$

THEN $\sigma[\sigma_2'.p.a/\rho.a, false/wait, false/\rho.p.wait]$

ELSE $\sigma_2'[true/\rho.p.wait, L_i/\rho.p.waitloc, \rho'/\rho.p.env] \}$

図 3 . 意味関数 (その 4)